clk50Mhz Input PIN\_P11

hardware\_clk Input PIN\_W10

M\_segH[6] Output PIN\_C14

M\_segH[5] Output PIN\_E15

M\_segH[4] Output PIN\_C15

M\_segH[3] Output PIN\_C16

M\_segH[2] Output PIN\_E16

M\_segH[1] Output PIN\_D17

M\_segH[0] Output PIN\_C17

M\_segL[6] Output PIN\_C18

M\_segL[5] Output PIN\_D18

M\_segL[4] Output PIN\_E18

M\_segL[3] Output PIN\_B16

M\_segL[2] Output PIN\_A17

M\_segL[1] Output PIN\_A18

M\_segL[0] Output PIN\_B17

my\_gnd Output

pwm Output PIN\_W9

r\_segH[6] Output PIN\_F18

r\_segH[5] Output PIN\_E20

r\_segH[4] Output PIN\_E19

r\_segH[3] Output PIN\_J18

r\_segH[2] Output PIN\_H19

r\_segH[1] Output PIN\_F19

r\_segH[0] Output PIN\_F20

r\_segL[6] Output PIN\_J20

r\_segL[5] Output PIN\_K20

r\_segL[4] Output PIN\_L18

r\_segL[3] Output PIN\_N18

r\_segL[2] Output PIN\_M20

r\_segL[1] Output PIN\_N19

r\_segL[0] Output PIN\_N20

si Input PIN\_v10

tx Output PIN\_V9